



## SPEICHER

### Speicherplan

Der Speicher ist wie anschließend gezeigt organisiert:

Monitor ROM	FFFF FC00
Nicht verwendbar	C1FF C170
Anzeigen	C16F * C110
Nicht verwendbar	C10F C00F
Tastatur	C00E * C003
Nicht verwendbar	C002 C000
Zusätzliche wahlweise 256 Bytes des Anwender-RAMs.	01FF 0100
59 Bytes RAM (reserviert für Monitor)	00FF 00C5
197 Bytes des Anwender-RAMs	00C4 0000

7 Segment Anzeigen:  $H = C'16F$   
 $I = C'15F$   
 $C' = C'11F$

### Speicher-Decodierung

		A <sub>15</sub>	A <sub>14</sub>	A <sub>13</sub>	A <sub>12</sub>	A <sub>11</sub>	A <sub>10</sub>	A <sub>9</sub>	A <sub>8</sub>	A <sub>7</sub>	A <sub>6</sub>	A <sub>5</sub>	A <sub>4</sub>	A <sub>3</sub>	A <sub>2</sub>	A <sub>1</sub>	A <sub>0</sub>
ROM IC12	FFXX FCxx	1	1	1	1	1	1	X	X	X	X	X	X	X	X	X	X
RAM (wahlweise) IC16, IC17	01XX	0	0	0	0	0	0	0	1	X	X	X	X	X	X	X	X
RAM IC14, IC15	00XX	0	0	0	0	0	0	0	0	X	X	X	X	X	X	X	X
TASTATUR	C0 - X	1	1	0	0	0	0	0	0	—	—	—	—	—	X	X	X
ANZEIGEN	C1XX	1	1	0	0	0	0	0	1	—	X	X	X	—	X	X	X

1 = LOGISCH 1, 0 = LOGISCH 0, — = BELIEBIG, X = ARBEITSADRESSE

\* Nicht voll decodiert.