

Anschl. I Belegung Anschlußleiste Protoboard

H 0	I	AUF	
H 1	I	AB	
H 2	I	TÜR	
H 3	I		
H 4	I	TAKT	
H 5	I	E 3	
H 6	I	E 2	
H 7	I	E 1	
I 0	I	TG	
I 1	I	ANF 3	
I 2	I	ANF 2	
I 3	I	ANF 1	
I 4	I		
I 5	I		
I 6	I	PLA-Ausgänge	a1
I 7	I		a2
J 0	I		a3
J 1	I		a4
J 2	I		a5
J 3	I		a6
J 4	I		a7
J 5	I		a8
J 6	I		a9
J 7	I		a10
K 0	I	PLA-Eingänge	e1
K 1	I		e2
K 2	I		e3
K 3	I		e4
K 4	I		e5
K 5	I		e6
K 6	I		e7
K 7	I		e8
L 0	I		e9
L 1	I		e10
L 2	I		
L 3	I		
L 4	I		
L 5	I		
L 6	I		
L 7	I	Reset (Act. Low)	
M 0	I	Logikanalysator	Eingang 0
M 1	I		Eingang 1
M 2	I		Eingang 2
M 3	I		Eingang 3
M 4	I		Eingang 4
M 5	I		Eingang 5
M 6	I		Eingang 6
M 7	I		Eingang 7
N 0	I		Clock
N 1	I		