

nung der Matrizen. Das PLA hat 10 Eingänge, 10 Ausgänge und 10 Produktterme. Die Eingänge stehen dabei *n i c h t*, wie bei industriellen PLA's, an der UND-Matrix auch negiert zur Verfügung, sondern müssen *e x t e r n* negiert werden. Ein Kontakt ist geschlossen, wenn ein Stift eingesteckt ist. Dabei ist folgende Vereinbarung *u n b e d i n g t* einzuhalten:

```
*****
*
*
*   rote Stifte = UND-Matrix   *
*
*   grüne Stifte = ODER-Matrix *
*
*
*****
```

9. Listeder vorhandenen Bauelemente

TTL-IC's:

| | |
|---------------|-------------------------------------|
| 8 x SN74LS00 | 4 x 2 Inp. NAND |
| 7 x SN74LS02 | 4 x 2 Inp. NOR |
| 1 x SN74LS03 | 4 x 2 Inp. NAND open collector |
| 4 x SN74LS04 | 6 x Inverter |
| 7 x SN74LS08 | 4 x 2 Inp. AND |
| 2 x SN74LS10 | 3 x 3 Inp. NAND |
| 6 x SN74LS20 | 2 x 4 Inp. NAND |
| 4 x SN74LS32 | 4 x 2 Inp. OR |
| 2 x SN74LS54 | AND/OR/INVERT GATE |
| 1 x SN74LS85 | 4 Bit Comparator |
| 5 x SN74LS86 | 4 x 2 Inp. XOR |
| 4 x SN74LS109 | 2 x JK-Flipflops |
| 1 x SN74LS126 | 4 Bus-Leitungstreiber (Tri-State) |
| 1 x SN74LS182 | LookAhead Carry Generator |

ECL-IC's:

3 x MC10105 L

CMOS-IC's:

2 x CD4049 AE

Transistoren:

1 x BC 107
1 x CD 4007